СОВРЕМЕННАЯ ЭЛЕКТРОНИКА

3
2018
WWW.SOEL.RU

К ЦИФРОВОЙ РЕВОЛЮЦИИ ГОТОВЫ:
востребованы комплексные решения

Быть в авангарде: актуальные решения и новые рынки

Анализ отказов в микроэлектронике

10 принципов при работе с ИП постоянного тока

Проектирование МШУ S-диапазона

Регулирование гражданского оборота интеллектуальной собственности

СОДЕРЖАНИЕ 3/2018

РЕКЛАМОДАТЕЛИ

ADLINK 21

AdvanteX 8, 29

AVD Systems 8

AUO 47

CRANE 54

EREMEX (Delta Design) 13

HARTING 34

Innodisk 41

JTAG 11, 12

LITEMAX 9, 23

MEN 40

ProChip 9, 22

RAYSTAR 11, 35

RDC 62

TDK-Lambda 45

Wolfspeed 46

XP Power 10

АРБЕЛОС 71

ДОЛОМАНТ 7

Интермера 9

Мэджик Кристалл 10

Родник 73

Роде и Шварц . . . . . 4-я стр. обл., 8

Серния Инжиниринг 19

Совтест АТЕ 12

ТЕСТПРИБОР . . . . . 2-я стр. обл., 9

ЭЛВИС 1, 10

ПЕРСОНА НОМЕРА

4 Чтобы быть в авангарде, необходимо предлагать актуальные решения и формировать новые рынки

РЫНОК

8 Новости российского рынка

14 К цифровой революции готовы. Эксперты убеждены: в ближайшей перспективе будут востребованы комплексные решения

СОВРЕМЕННЫЕ ТЕХНОЛОГИИ

18 Зачем нужен анализ отказов в микроэлектронике
Вячеслав Дубровинский, Станислав Колыбин, Виктор Караулов, Кристина Пугач, Андрей Петров

ЭЛЕМЕНТЫ И КОМПОНЕНТЫ

24 Современные 32-разрядные ARM-микроконтроллеры серии STM32. Подключение акселерометра LIS302DL к микроконтроллеру
Олег Вальпа

30 Современные аккумуляторы для питания РЭА. Часть 2
Евгений Нижниковский, Андрей Григорьев, Александр Подлесный

ПРИБОРЫ И СИСТЕМЫ

36 10 принципов, которые необходимо знать при работе с источником питания постоянного тока. Часть 1

ИНЖЕНЕРНЫЕ РЕШЕНИЯ

42 Логический анализатор «за один вечер». Часть 1. Подготовка аппаратной части
Павел Редькин

ПРОЕКТИРОВАНИЕ И МОДЕЛИРОВАНИЕ

48 Проектирование МШУ S-диапазона с большим коэффициентом усиления в среде NI AWR DE
Кирилл Петров

56 Проектирование цифровых фильтров малой разрядности с целочисленными коэффициентами
Никита Морозов, Владимир Бугров

64 Разработка GaAs mHEMT МИС МШУ Ku-диапазона частот на основе технологического процесса компании OMMIC
Алексей Кондратенко

68 Верификация VHDL-описаний цифровых устройств, представленных в виде композиции управляющего и операционного блоков. Часть 2. Верификация на основе функционального покрытия
Николай Авдеев, Пётр Бибило

72 Altium Designer 18.0: обзор новых возможностей
Егор Чириков

78 Интерактивная трассировка в среде Altium Designer. Часть 1. Трассировка отдельной цепи
Алексей Якубенко

ЧЕЛОВЕК И ЗАКОН

84 Техническое регулирование гражданского оборота интеллектуальной собственности как фундамент роста инновационной экономики России. Часть 1
Геннадий Фокин

РОССТАНДАРТ
ФБУ «ГОСУДАРСТВЕННЫЙ РЕГИОНАЛЬНЫЙ ЦЕНТР СТАНДАРТИЗАЦИИ, МЕТРОЛОГИИ И ИСПЫТАНИЙ В РОСТОВСКОЙ ОБЛАСТИ»
ИНН 5610007278